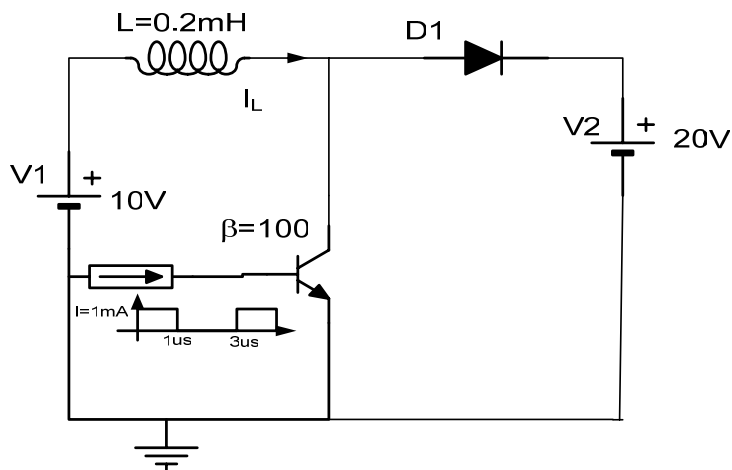
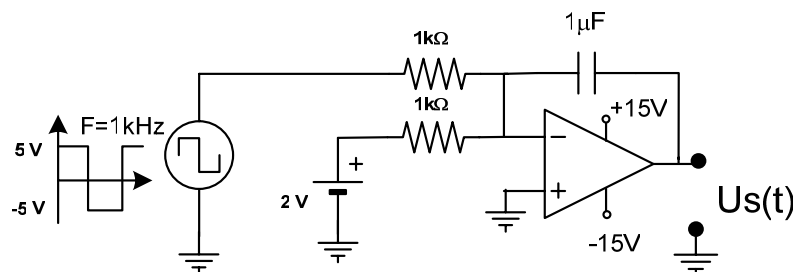
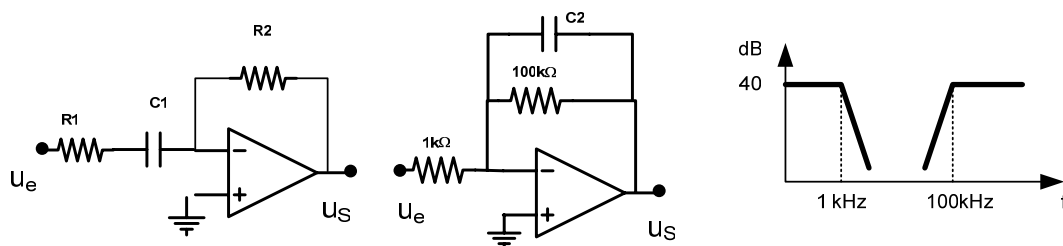


**FINAL DE SEPTIEMBRE :Electrónica Analógica****PROBLEMA 1**

En el circuito de la figura obtener las expresiones que determinan la evolución de la corriente en la bobina, en el diodo D1 y en el colector del transistor. Dibujar dichas formas de onda indicando sus valores máximos y mínimos, y calcular las potencias manejadas por las fuentes V1 y V2 indicando cuando trabajan como cargas y cuando como generador.

**PROBLEMA 2**

Calcular y dibujar la evolución de la tensión de salida. ¿Satura el operacional?

**PROBLEMA 3**

Diseñar un filtro de rechazo de banda, utilizando los circuitos de la figura. Calcular R1, R2, C1, C2 para que las frecuencias de corte sean 1 kHz y 100kHz. La ganancia a baja y alta frecuencia ha de ser de 40 dB. Dibujar el diagrama de Bode.